

5° INGENIERÍA INFORMÁTICA
DISEÑO DE COMPUTADORES: SÍNTESIS LÓGICA

CURSO 01/02

TEMA 0

INTRODUCCIÓN A LA ASIGNATURA

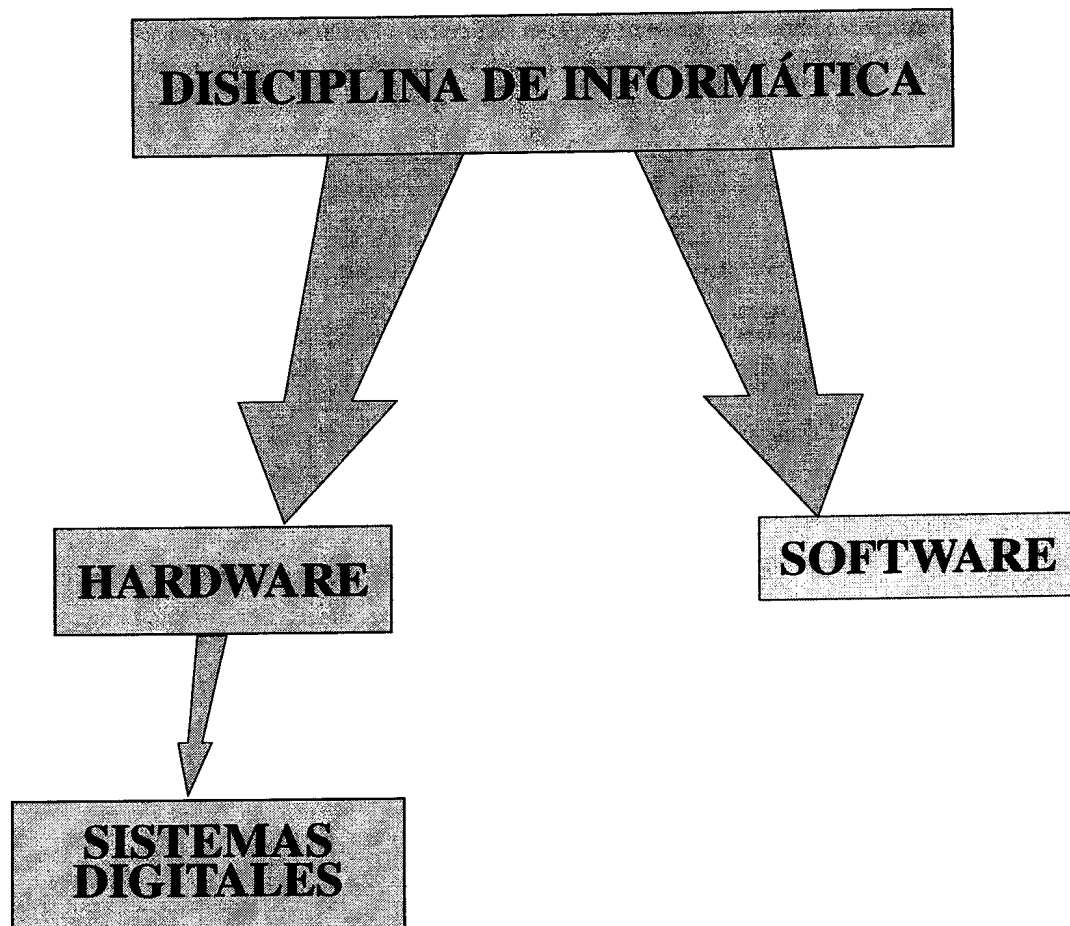
Guión del Tema

1.- CONTENIDOS DE LA ASIGNATURA

2.- PROGRAMA Y BIBLIOGRAFÍA

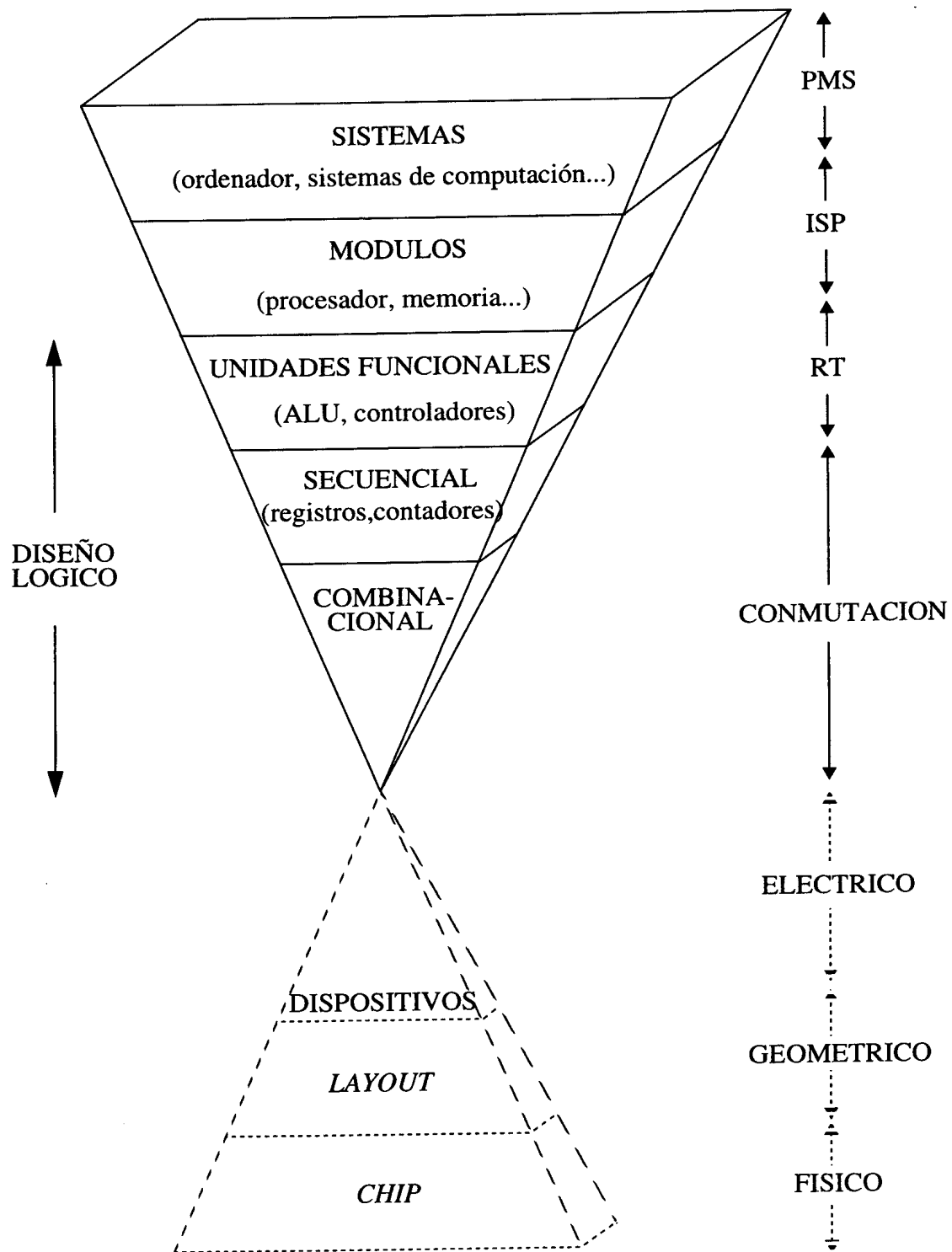
3.- ORGANIZACIÓN DE LAS CLASES Y EVALUACIÓN

LOCALIZACIÓN DE LA ASIGNATURA



DENTRO DE LA DISCIPLINA QUE ABARCA LA INFORMÁTICA ESTÁ ASIGNATURA SE ENMARCA EN EL HARDWARE Y PARTICULARMENTE EN EL DISEÑO DE SISTEMAS DIGITALES

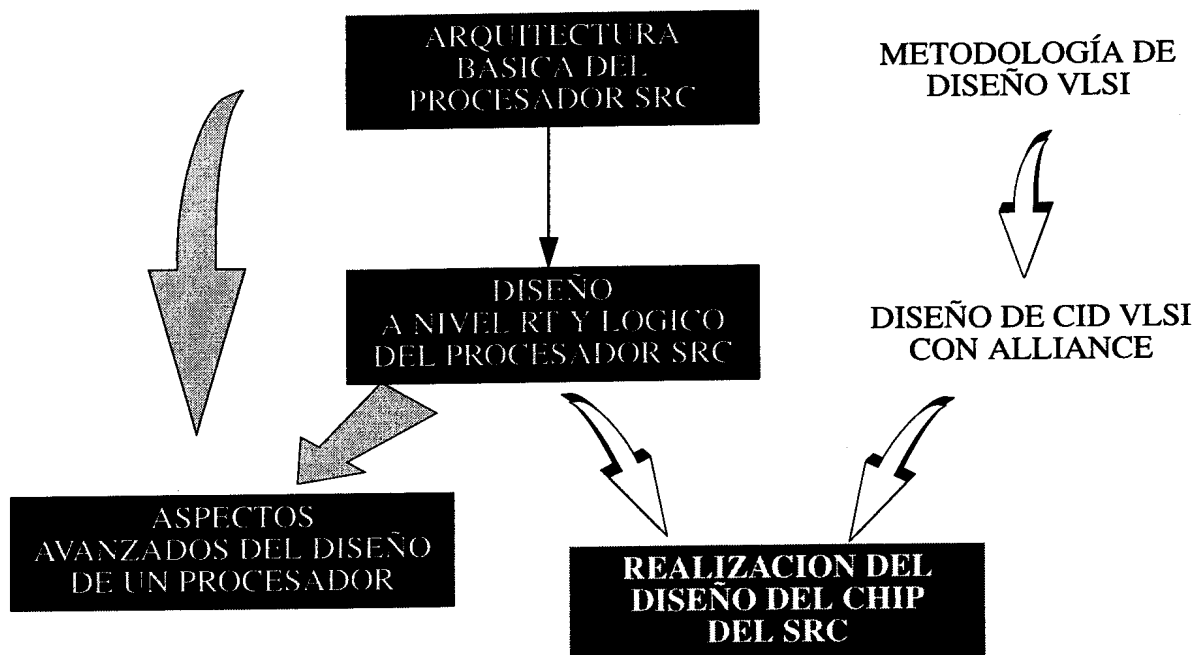
VISIÓN PIRAMIDAL DE LOS SISTEMAS DIGITALES



OBJETIVO DE LA ASIGNATURA

- ANALIZAR Y DESARROLLAR EL PROCESO DE DISEÑO DE UN MICROPROCESADOR PARTIENDO DE LA DESCRIPCIÓN A NIVEL ISP HASTA ALCANZAR EL DISEÑO GEOMÉTRICO (LAYOUT) COMO CIRCUITO INTEGRADO

CONTENIDO DE LA ASIGNATURA Y SUS INTERRELACIONES



PROGRAMA DE LA ASIGNATURA

BLOQUE A: DISEÑO DEL SIMPLE RISC COMPUTER: DEL ISP AL NIVEL LÓGICO

TEMA 1: METODOLOGÍA DE DISEÑO DE MICROPROCESADORES

TEMA 2: DESCRIPCIÓN DEL PROCESADOR SRC

TEMA 3: DISEÑO RT Y LÓGICO DEL SRC

BLOQUE B: METODOLOGIA DE DISEÑO VLSI CON ALLIANCE

TEMA 4: METODOLOGÍAS Y TÉCNICAS DE IMPLEMENTACIÓN DE CIRCUITOS INTEGRADOS VLSI

TEMA 5: DISEÑO DE CIRCUITOS INTEGRADOS CON EL ENTORNO ALLIANCE

TEMA 6: DISEÑO DEL SRC CON EL ENTORNO ALLIANCE

TRABAJO DE LA ASIGNATURA:

**DISEÑO DEL MICROPROCESADOR SRC COMO
CIRCUITO INTEGRADO VLSI CON EL ENTORNO
ALLIANCE**

BIBLIOGRAFÍA

- [HEUR97] Heuring, V. P. and Jordan H. F.: "Computer Systems Design and Architecture". Ed. Addison-Wesley, 1997.
- [MANO98] Mano, M.M. and Kime, C.R.: "Fundamentos de Diseño lógico y computadoras". Ed. Prentice-Hall, 1997.
- [WOLF94] Wolf, W.: "Modern VLSI Design: A system Approach". Ed. Prtentice-Hall, 1994.
- [ALL97] Equipe Achitecture des Systèmes et Micro-Électronique. "Páginas de manual del entorno de diseño de circuitos integrados ALLIANCE". Université Pierre et Marie Curie.

ORGANIZACIÓN DE LAS CLASES



BLOQUE A

CLASES: MARTES 15:30 A 17:30H

AULA: L2-B2



BLOQUE B

CLASES: JUEVES 15:30 A 17:30H

AULA: DE HARDWARE (ED. ROJO, PLANTA 4ª)



DOCUMENTACIÓN EN INTERNET:

http://www.dte.us.es/ing_inf/dise_comp

EVALUACIÓN DE LA ASIGNATURA

1 EXAMEN-CUESTIONARIO: 40% DE LA NOTA

EXAMEN-TEST DE LA ASIGNATURA CON PREGUNTAS RELACIONADAS CON LOS CONTENIDOS DE LA asignatura en general

2 DESARROLLO DEL TRABAJO: 60% DE LA NOTA

OBJETIVO DE DISEÑO	PERÍODO DE EVALUACIÓN
UNIDAD DE DATOS	DICIEMBRE
UNIDAD DE CONTROL	FIN CUATRIMESTRE
ENSAMBLAJE DEL SRC	

LA EVALUACIÓN CONSTARÁ DE:

- * UN TEST CON PREGUNTAS SOBRE EL PROCESO DE DISEÑO DE LA PARTE CORRESPONDIENTE DEL SRC
- * CHEQUEO DEL DISEÑO DE LOS DIFERENTES COMPONENTES