

# **DISEÑO DE COMPUTADORES: SÍNTESIS LÓGICA**

## **TEMA 0**

### **INTRODUCCIÓN A LA ASIGNATURA**

# **TEMARIO DE LA ASIGNATURA**

## **BLOQUE A: ARQUITECTURA DEL COMPUTADOR**

TEMA 1: VISIONES DEL COMPUTADOR

TEMA 2: ISA DEL S.R.C.

## **BLOQUE B: DISEÑO A NIVEL RT Y LÓGICO DEL COMPUTADOR**

TEMA 3: DISEÑO DE SISTEMAS DIGITALES EN EL NIVEL RT

TEMA 4: DISEÑO RT Y LÓGICO DEL SRC

TEMA 5: ASPECTOS AVANZADOS DEL DISEÑO

## **BLOQUE C: METODOLOGIA DE DISEÑO VLSI**

TEMA 6: METODOLOGÍAS Y TÉCNICAS DE IMPLEMENTACIÓN DE CIRCUITOS INTEGRADOS VLSI

TEMA 7: DISEÑO DE CIRCUITOS INTEGRADOS CON EL ENTORNO ALLIANCE

**TRABAJO FINAL:** DISEÑO DEL SRC COMO CIRCUITO INTEGRADO VLSI CON EL ENTORNO ALLIANCE

## BIBLIOGRAFÍA

- [HEUR97] Heuring, V. P. and Jordan H. F.: "Computer Systems Design and Architecture". Ed. Addison-Wesley, 1997.
- [BAEN97] Baena, C., Escudero, J.I., Gómez, I. y Valencia, M.: "Introducción a los Sistemas Digitales". Servicio de publicaciones del Departamento de Tecnología Electrónica, 1997.
- [MANO98] Mano, M.M. and Kime, C.R.: "Fundamentos de Diseño lógico y computadoras". Ed. Prentice-Hall, 1997.
- [WOLF94] Wolf, W.: "Modern VLSI Design: A system Approach". Ed. Prentice-Hall, 1994.
- [ALL97] Equipe Architecture des Systèmes et Micro-Électronique. "Páginas de manuel del entorno de diseño de circuitos integrados ALLIANCE". Université Pierre et Marie Curie.