

DISEÑO DE COMPUTADORES: SÍNTESIS LÓGICA

TEMA 0

INTRODUCCIÓN A LA ASIGNATURA

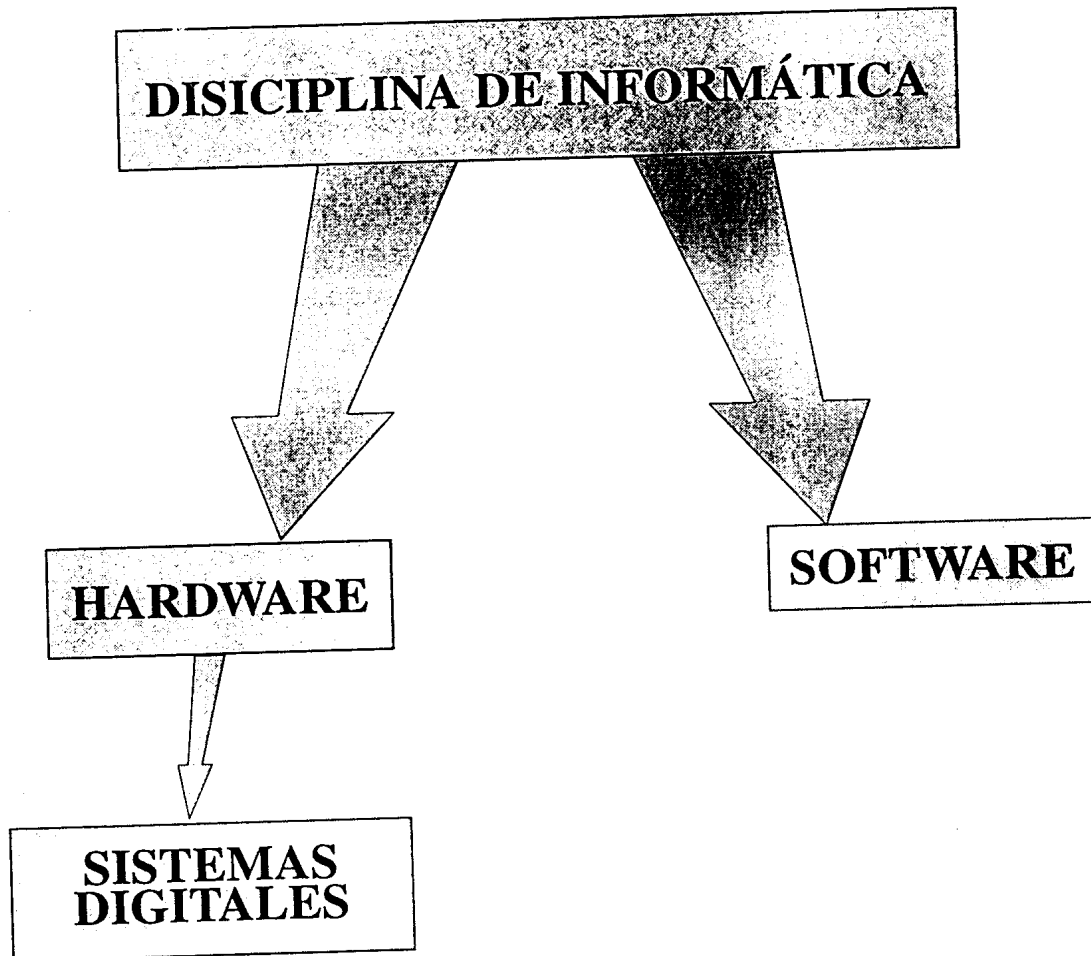
Guión del Tema

1.- CONTENIDOS DE LA ASIGNATURA

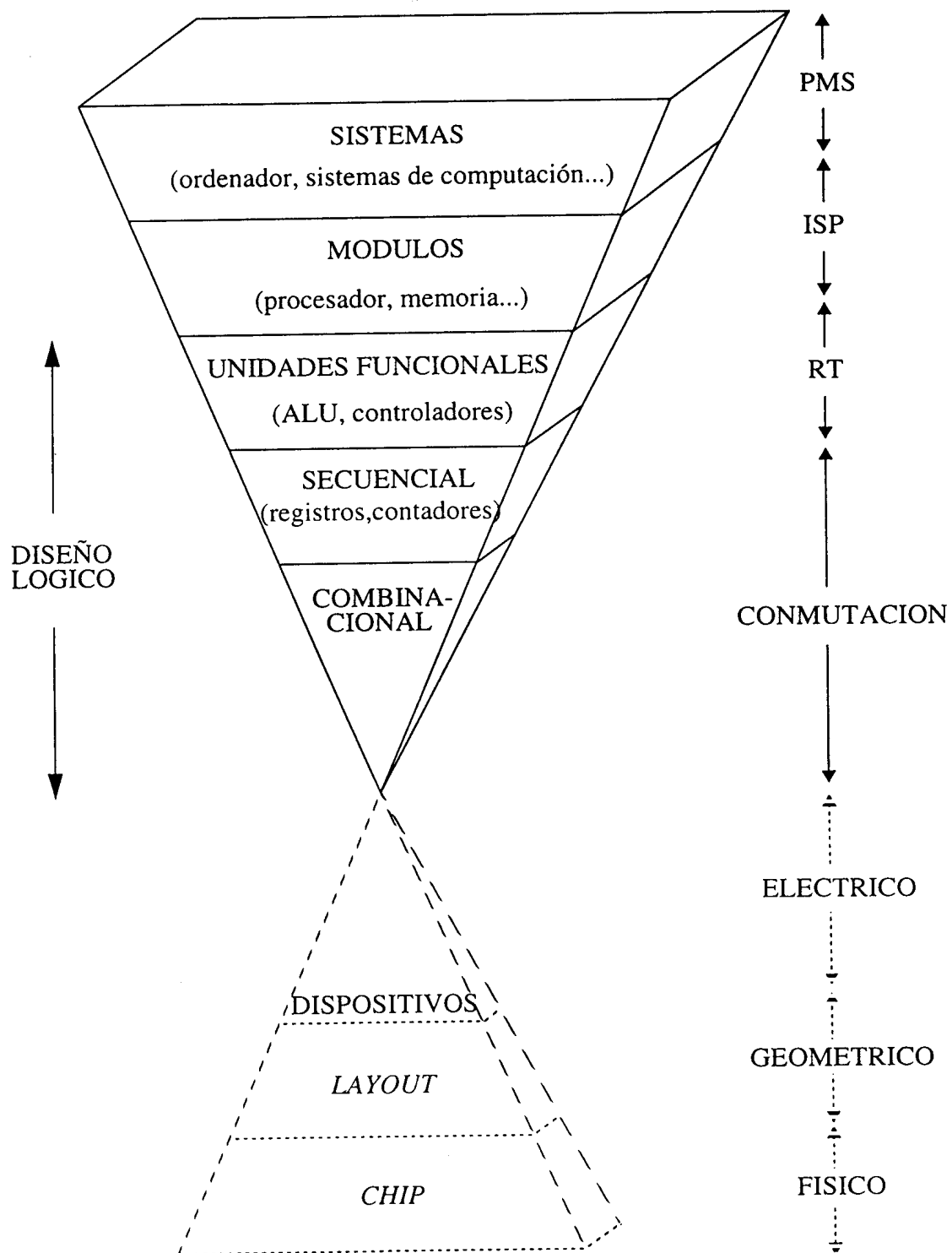
2.- DESARROLLO Y METODOLOGÍA

3.- BIBLIOGRAFÍA

LOCALIZACIÓN DE LA ASIGNATURA



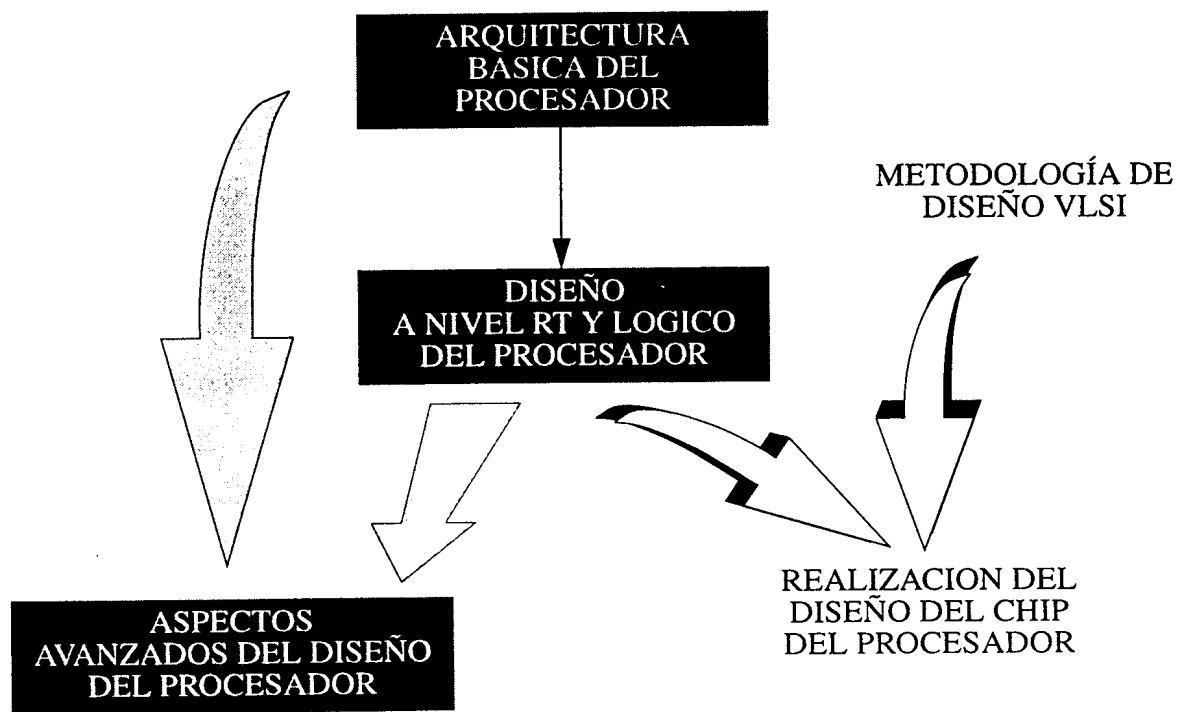
VISIÓN PIRAMIDAL DE LOS SISTEMAS DIGITALES



OBJETIVO DE LA ASIGNATURA

- REALIZAR Y ANALIZAR EL PROCESO DE DISEÑO QUE VA DESDE LA DESCRIPCCION DE UN PROCESADOR A NIVEL ISP HASTA EL DISEÑO GEOMÉTRICO COMO CIRCUITO INTEGRADO

ESTRUCTURA DE LA ASIGNATURA



TEMARIO DE LA ASIGNATURA

BLOQUE A: ARQUITECTURA DEL COMPUTADOR

TEMA 1: VISIONES DEL COMPUTADOR

TEMA 2: ISA DEL SRC

BLOQUE B: DISEÑO A NIVEL RT Y LÓGICO DEL COMPUTADOR

TEMA 3: DISEÑO DE SISTEMAS DIGITALES EN EL NIVEL RT

TEMA 4: DISEÑO RT Y LÓGICO DEL SRC

TEMA 5: ASPECTOS AVANZADOS DEL DISEÑO

TEMA 6: ALU: ARITMÉTICA EN PUNTO FLOTANTE

BLOQUE C: METODOLOGIA DE DISEÑO VLSI

TEMA 6: METODOLOGÍAS Y TÉCNICAS DE IMPLEMENTACIÓN DE CIRCUITOS INTEGRADOS VLSI

TEMA 7: DISEÑO DE CIRCUITOS INTEGRADOS CON EL ENTORNO ALLIANCE

TRABAJO DE LA ASIGNATURA: DISEÑO DEL SRC COMO CIRCUITO INTEGRADO VLSI CON EL ENTORNO ALLIANCE

BIBLIOGRAFÍA

- [HEUR97] Heuring, V. P. and Jordan H. F.: "Computer Systems Design and Architecture". Ed. Addison-Wesley, 1997.
- [BAEN97] Baena, C., Escudero, J.I., Gómez, I. y Valencia, M.: "Introducción a los Sistemas Digitales". Servicio de publicaciones del Departamento de Tecnología Electrónica, 1997.
- [MANO98] Mano, M.M. and Kime, C.R.: "Fundamentos de Diseño lógico y computadoras". Ed. Prentice-Hall, 1997.
- [WOLF94] Wolf, W.: "Modern VLSI Design: A system Approach". Ed. Prtentice-Hall, 1994.
- [ALL97] Equipe Achitecture des Systèmes et Micro-Électronique. "Páginas de manual del entorno de diseño de circuitos integrados ALLIANCE". Université Pierre et Marie Curie.

ORGANIZACIÓN DE LAS CLASES

- ☐ **TEORÍA DEL PROCESADOR (Temas 1, 2, 3, 4, 5 y 6)**

CLASES: MARTES 12:30 A 14:30H

- ☐ **DISEÑO DE CID (Temas 7 Y 8) Y DESARROLLO DEL TRABAJO**

VIERNES



TRANSPARENCIAS EN INTERNET: <http://teclix.fie.us.es>

- ☐ **EVALUACIÓN:**

- ① EXAMEN-CUESTIONARIO: 40% DE LA NOTA**
- ② DESARROLLO DEL TRABAJO: 60% DE LA NOTA**