



Departamento de Tecnología Electrónica
FACULTAD DE INFORMÁTICA Y ESTADÍSTICA
UNIVERSIDAD DE SEVILLA
Campus Universitario de Reina Mercedes
41012 - SEVILLA

Estructura de Computadores

Ingeniería Técnica en Informática de Sistemas

1.- ACTIVIDADES DOCENTES

Las actividades que se desarrollarán durante el curso son:

Clases de aula
Prácticas de laboratorio.

1.1.- Clases de aula

En ellas se desarrollan dos actividades: la exposición de los aspectos teóricos (clases de teoría) y la realización de ejercicios de aplicación (clases de problemas). En general se tenderá a separar claramente el tiempo dedicado a cada actividad. En la medida de lo posible, con la antelación suficiente, se dará a conocer el contenido del tema a desarrollar, así como los enunciados de los ejercicios de los que se realizará un conjunto suficientemente amplio.

1.2.- Prácticas de laboratorio

Todos los alumnos realizarán obligatoriamente las prácticas. El enunciado de cada práctica se dará a conocer por escrito antes de la realización de la misma.

Los alumnos elaborarán, individualmente, el estudio teórico que en cada caso se solicite resolviendo los problemas teóricos que en el mismo se planteen. Este estudio se presentará obligatoriamente el día de realización de la práctica en el laboratorio, en caso contrario, el alumno no podrá realizar la práctica. Tras la realización de la práctica serán entregados para su evaluación tanto el estudio teórico como las notas tomadas durante la sesión de laboratorio.

En el estudio teórico se primará el tratamiento científico tanto en las cuestiones de fondo (introducir el problema, fundamentar comportamientos, describir métodos de medidas, etc.) como en los aspectos formales (claridad, concisión, exactitud, lenguaje, corrección y presentación). Las notas tomadas durante la sesión de prácticas deben reflejar las observaciones realizadas en el laboratorio así como su comparación con los resultados esperados.

Las fechas y horario en que los alumnos deberán realizar las prácticas de laboratorio se anunciarán en las primeras semanas de curso.

2.- EVALUACIÓN

Durante el curso académico se establecen dos tipos de pruebas: exámenes de teoría y prácticas de laboratorio.

2.1.- Exámenes de teoría

Existen tres convocatorias oficiales. La primera convocatoria tendrá lugar al final del primer cuatrimestre, la segunda en Septiembre, y la tercera en Diciembre.

El examen se hará por escrito, de forma individualizada y sin contar para su realización ni con libros ni con apuntes, salvo que se acuerde lo contrario. El día será fijado de acuerdo con la normativa vigente. La duración del examen será establecida por los profesores y comunicada a los examinandos al comienzo del examen.

En general el examen constará de parte teórica (bien en forma de tema, bien en forma de cuestiones) y/o ejercicios de aplicación (problemas). El peso de cada pregunta en la calificación global será comunicado a los alumnos al principio del examen.

Se exige unos niveles mínimos de presentación. Una mala presentación (inexistencia de márgenes, letra ilegible, exceso de tachaduras, ausencia de orden en la exposición, falta de nombre del alumno, etc.) será motivo de no corrección y de calificación 0.

La comisión de un error grave a juicio del profesor supondrá un 0 en la pregunta.

Las soluciones presentadas sin explicación suficiente serán evaluadas con 0, incluso si son correctas.

2.2.- Prácticas de laboratorio

Es obligatoria la asistencia de cada alumno al curso de prácticas completo. En caso contrario será necesario realizar el examen de prácticas. El profesorado podrá convalidar el curso de prácticas en la medida que lo estime oportuno.

El examen de prácticas está dirigido a los alumnos que no hayan seguido el curso de prácticas o no lo hayan superado. Este examen es individual, no existiendo, por tanto, el grupo de prácticas.

Consistirá en la realización de una práctica de laboratorio sobre cualquier materia de la asignatura. Durante este examen el alumno no recibirá apoyo ni asesoramiento de los profesores.

La nota de prácticas de laboratorio será de APTO o NO APTO. El APTO se mantiene para las tres convocatorias oficiales del curso pero no para cursos posteriores. El NO APTO implica el suspenso en la asignatura independientemente de la nota que se tenga en la parte teórica. En caso de que la nota sea APTO se establecerá una puntuación que se añadirá a la nota del examen de teoría. El valor máximo de este incremento será de 1 punto.

La no-realización de alguna práctica supondrá el NO APTO en el curso de prácticas. Con ello, el alumno necesitará superar el examen de prácticas para aprobar la asignatura.

3.- PROGRAMA TEMÁTICO

1. INTRODUCCIÓN.

- Estructura y funcionalidad de los computadores.
- Historia, clasificaciones y niveles.

2. REALIZACIÓN DE SISTEMAS DIGITALES A NIVEL RT.

- Organización unidad de datos/unidad de control.
- Interconexión mediante buses.
- Macro-operaciones y micro-operaciones.
- Lenguaje RT.
- Cartas ASM.
- Diseño de unidades de control.

3. DISEÑO DE UN COMPUTADOR SIMPLE

- Diseño del computador simple 1 (CS1) a nivel RT.
- Conjunto de instrucciones, unidades de datos y de control.
- Diseño del computador simple 2 (CS2) a nivel RT.
- Conjunto de instrucciones, unidades de datos y de control.

4. MICROPROCESADORES. EL 68000.

- Descripción estructural externa.
- Modelos de registro.
- Modos de direccionamiento, formatos y tipos de instrucciones.
- Repertorio de instrucciones.
- Buses y conexiones básicas.

5. MEMORIA

- Jerarquía de memoria.
- Memoria interna.
- Organización de mapas de memoria.
- Memoria externa.

6. INTRODUCCIÓN A LAS COMUNICACIONES

- Buses
- Tipos de transmisión
- Tipos de comunicación

4.- PROGRAMA DE PRÁCTICAS DE LABORATORIO

1. Multiplicador combinacional (*look up table*).
2. Circuitos a nivel RT.
- 3 y 4. Uso de un emulador del computador simple.
- 5 y 6. Uso de un emulador del MC68000.

5.- BIBLIOGRAFÍA

Bibliografía básica

- C. Baena, M. Bellido, A. Molina, P. Parra, M. Valencia: "Problemas de Circuitos y Sistemas Digitales". Ed. McGraw-Hill Interamericana, 1997.
- C. Baena, I. Gómez, J. Escudero, M. Valencia: "Sistemas Digitales". Servicio de Publicaciones del Dpto. de Tecnología Electrónica, 1997.
- J. Septién, H. Mecha, R. Moreno, K. Olcoz: "La familia del MC68000". Editorial Síntesis, 1995.
- W. Stallings: "Organización y Arquitectura de Computadores". Ed. Prentice-Hall, 1997.

Bibliografía complementaria

- J.P. Hayes: "Diseño de Sistemas Digitales y Microprocesadores". Ed. McGraw-Hill, 1986.
- S. Kelly-Bottle, B. Fowler: "68000/68010/68020. Arquitectura y Programación en Ensamblador". Ed. Anaya 1987.
- A.S. Tanenbaum: "Structured Computer Organization". Ed. Prentice-Hall, 1990.
- J.F. Wakerly: "Microcomputer Architecture and Programming. The 68000 family" Ed. John Wiley and Sons. 1989.

6.- PROFESORES

Isabel Gómez, M. Pilar Parra y Gemma Sánchez.