

# **HERRAMIENTAS DE DISEÑO EN SISTEMAS ELECTRÓNICOS**

**TITULACIÓN: INGENIERÍA TÉCNICA EN INFORMÁTICA DE SISTEMAS**

**CURSO: SEGUNDO. OPTATIVA, SEGUNDO CUATRIMENESTRE**

**DEPARTAMENTO: ELECTRÓNICA Y ELECTROMAGNETISMO**

**PROFESORA: Maria José Avedillo de Juan**

## **PROGRAMA**

### **PARTE 1: Diseño de sistemas electrónicos**

Tema 1.- Proceso de diseño de circuitos electrónicos.

Tema 2.- Aproximaciones a la implementación de circuitos electrónicos.

### **PARTE 2: Entrada de diseños/ representaciones de diseño**

Tema 3.- Herramientas de descripción de circuitos de bajo nivel.

Tema 4.- Herramientas de descripción de circuitos de alto nivel.

### **PARTE 3: Herramientas de Automatización del Diseño**

Tema 5.- Síntesis de alto nivel.

Tema 6.- Síntesis lógica.

Tema 7.- Diseño físico.

### **PARTE 4: Herramientas de validación de diseño**

Tema 8.- Herramientas de verificación de circuitos.

Tema 9.- Herramientas de simulación.

### **PARTE 5: Entornos de Diseño**

Tema 10.- Visión general de un entorno de diseño comercial.

M.ª José Avedillo